

國立彰化師範大學 電子工程學系碩士班畢業條件表
101學年度入學學生適用

列印日期：2013/8/14

			第一學年				第二學年			
			上		下		上		下	
			學分	學時	學分	學時	學分	學時	學分	學時
			科目				科目			
系必修	共同 (至少0學分)		1	2	1	2				
			書報討論(一) 書報討論(二)				書報討論(三) 論文 論文指導(一) 書報討論(四) 論文指導(二)			
系選修			3	3						
			車用電子系統導論							
系選修	共同 (至少0學分)		3	3						
			科技英文寫作 專題研究(二) 專題研究(一)							
系選修	光電 (至少0學分)		3	3						
			固態物理 量子力學 半導體雷射 半導體元件物理 微電子材料與製程 光電半導體元件 半導體元件及材料特性分析 半導體磊晶技術 半導體產業技術專論 光電子學 光電與微電子產業科技特論 電漿工程學 光電工程概論 光電實驗技術 奈米量子元件 真空微電子元件及顯示器 光電與半導體量測技術 光電量測系統設計專題 光電量測原理與系統設計							
					3	3				
					1	1				
					3	3				

系選修	SOC(至少0學分)	超大型積體電路設計	3	3						
		類比積體電路設計	3	3						
		超大型積體電路設計技術	2	4						
		微波積體電路設計	3	3						
		超大型積體電路佈局設計	3	3						
		積體電路測試方法	3	3						
		電腦輔助最佳化設計	3	3						
		系統晶片測試	3	3						
		SOPC設計架構	3	3						
		系統晶片設計技術	3	3						
		積體電路設計專題(一)	1	1						
		積體電路設計專題(二)	1	1						
		數位積體電路設計	3	3						
		低功率積體電路設計	3	3						
		混合訊號積體電路設計	3	3						
		計算機演算法	3	3						
		軟硬體協同設計	3	3						
		類比積體電路設計技術	2	4						
		智慧感知與辨識	3	3						
		非同步電路設計	3	3						
記憶體積體電路設計	3	3								
車輛半實物模擬器與電子控制單元設計專題(-	2	2								
車輛半實物模擬器與電子控制單元設計專題(-			2	2						
車用機電子學			3	3						
系選修	SOC(至少0學分)	中央處理單元設計	3	3						
		介面設計	3	3						
		嵌入式處理器系統	3	3						
		編譯器設計	3	3						
		高等計算機結構	3	3						
		知識系統	3	3						
		高等作業系統	3	3						
		系統晶片設計	3	3						
		嵌入式系統	3	3						
畢業條件										
備註										